

Formation Logiques programmables et VHDL Initiation

Durée :	3 jours
Public :	Programmeur C
Pré-requis :	Connaissance de base en systèmes logiques, connaissance en programmation (peu importe le langage)
Objectifs :	Revoir les bases des systèmes logiques - Comprendre l'architecture des logiques programmables - Apprendre le langage de description et de synthèse VHDL - Savoir programmer des FPGA (pratique sur Cyclone 4)
Sanction :	Attestation de fin de stage mentionnant le résultat des acquis
Taux de retour à l'emploi:	Aucune donnée disponible
Référence:	PRO100330-F
Note de satisfaction des participants:	Pas de données disponibles

Rappels sur les systèmes logiques

Quelques rappels

Logiques programmables

Systèmes logique combinatoires
Systèmes séquentiels synchrones

Pratique sur un simulateur logique

Introduction aux logiques programmables

Les FPGA
Programmation des FPGA
Outils de développement pour FPGA

Pratique sur Altera Quartus et FPGA Cyclone 4

Langage VHDL

Présentation du langage VHDL
Systèmes logique combinatoire en VHDL
Systèmes logique séquentiels en VHDL

Pratique en VHDL sur Altera Quartus et FPGA Cyclone 4

Projets en VHDL

Compteur et afficheur 7 segments
Pilotage d'une matrice de LED
Commande d'un moteur brushless